

№	Назва поля	Детальний контент, коментарі
1.	Назва факультету	Інформаційні радіотехнології та технічний захист інформації
2.	Рівень вищої освіти	Бакалаврський
3.	Код і назва спеціальності	171 Електроніка
4.	Тип і назва освітньої програми	Системи, технології та комп'ютерні засоби мультимедіа
5.	Код і назва дисципліни	Аналогова схемотехніка
6.	Кількість ЄКТС кредитів	5
7.	Структура дисципліни	Лекції - 30, практичні - 10, лабораторні роботи -16, консультації -12, курсова робота – 30, самостійна робота – 84, семестровий контроль - іспит
8.	Графік вивчення дисципліни	Курс другий, семестр - 4
9.	Передумови для вивчення дисципліни	Вища математика, елементна база схемотехніки, основи електроніки, теорія електричних кіл
10.	Анотація дисципліни	1. Типові схемні конфігурації транзисторних каскадів 2. Транзисторні підсилювачі 3. Пристрої оброблення сигналів на операційних підсилювачах 4. Схемотехніка активних фільтрів 5. Аналогові перетворювачі сигналів
11.	Компетентності, знання, вміння, розуміння, якими оволодіє здобувач вищої освіти в процесі навчання	Здатність застосовувати знання щодо аналогової схемотехніки у практичних ситуаціях. Знання та розуміння предметної області та розуміння професійної діяльності. Здатність вирішувати інженерні задачі в галузі електроніки з урахуванням всіх аспектів розробки та проектування аналогових пристроїв та систем.
12.	Результати навчання здобувача вищої освіти	Описувати принцип дії за допомогою наукових концепцій, теорій та методів і перевіряти результати при проектуванні та застосуванні приладів, пристроїв та систем електроніки.
13.	Система оцінювання відповідно до кожного завдання для	Для оцінювання роботи студента протягом семестру підсумкова

	складання заліку/іспиту	рейтингова оцінка розраховується як сума оцінок за різні види занять та контрольні заходи. Кожне практичне заняття та лабораторна робота оцінюються у 5 балів.
14.	Якість освітнього процесу	Політика академічної доброчесності, оновлення змісту дисципліни на підставі сучасних практик, наукових досягнень, рекомендацій працевдавців
15.	Методичне забезпечення	1. Тимошенко Л.П., Зеленін А.М. Аналогові електронні пристрої: Навч. посібник для студентів ВНЗ/За ред. В.М. Шокало. – Харків: Колегіум, 2007.–298с. 2. Тимошенко Л.П. Схемотехніка пристроїв технічного захисту інформації: навч. посібник для студентів внз(текст)/за ред. В.М. Карташова, Ч.1. (Аналогова схемотехніка) Х.: Компанія СМІТ, 2012–340с. 3. Методичні вказівки до практичних занять за самостійної роботи з дисципліни «Аналогова схемотехніка» /Упоряд.:Л.П.Тимошенко.Харків: ХНУРЕ, 2015.–172 с. 4. Методичні вказівки до курсового проектування з дисципліни «Аналогова схемотехніка»/Упоряд.: Л.П.Тимошенко. Харків:ХНУРЕ, 2018 – 60с. 5.Методичні вказівки до комп'ютерного лабораторного практикуму з дисциплін “Аналогова схемотехніка” /Упоряд. Л.П.Тимошенко, Харків, ХНУРЕ, 2019, – 79с .
16.	Розробник силабусу	Професор, Тимошенко Леонід Петрович. Leonid.tymoshenko@nure.ua

